

車載用ロジック・デバイス



テキサス・インスツルメンツ (TI) はAEC-Q100準拠車載用ロジック・デバイスを幅広く取り揃えています。これらは車載/高信頼性システム用に設計されており、世界最高水準のサポートを受けられます。

TIの車載用ロジック・デバイスは、ゲート、スイッチ、レベル・シフタなど、車載システム設計者が必要とする機能を提供する主なロジック機能をすべて取り揃えています。また、1.2 ~ 5Vの幅広い供給電圧に対応し、車体制御モジュール、インフォテインメント・システム、自動車照明、高度ドライバー・アシスタンス・システムなどの車載システムのニーズに応えます。

このページでは、データシートと注文サンプルをダウンロードすることができます。さらに詳しい情報やロジック関連ソリューションは [全製品パラメータ表を表示] をクリックし、TIのロジックデバイス全製品のリストでご確認ください。

詳しくは www.tij.co.jp/logic、www.tij.co.jp/automotive をご覧ください。



Buffers/Drivers/Transceivers

Inverting Buffers/Drivers View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC04A-Q1	Hex Inverter	2V to 3.6V	6	14SOIC, 14TSSOP	
SN74LVC06A-Q1	Hex-Inverter Buffers/Drivers With Open-Drain Outputs	1.65V to 3.6V	6	14SOIC, 14TSSOP	
SN74LVC14A-Q1	Hex Schmitt-Trigger Inverter	2V to 3.6V	6	14SOIC, 14TSSOP	
SN74LVC1G04-Q1	Single Inverter	1.65V to 5.5V	1	5SC70, 5SOT-23	
SN74LVC2G06-Q1	Dual-Inverter Buffer/Driver with Open-Drain Output	1.65V to 5.5V	2	6SC70	
SN74LVC2G14-Q1	Dual Schmitt-Trigger Inverter	1.65V to 5.5V	2	6SC70	
SN74LVC540A-Q1	Octal Buffer/Driver With 3-State Outputs	2V to 3.6V	8	20SOIC, 20TSSOP	
SN74AHC04-Q1	Hex Inverters	2V to 5.5V	6	14SOIC, 14TSSOP	
SN74AHC14Q-Q1	Hex Schmitt-Trigger Inverters	2V to 5.5V	6	14SOIC, 14TSSOP	
SN74AHC1G04-Q1	Single-Inverter Gate	2V to 5.5V	1	5SC70, 5SOT-23	
SN74AHCU04-Q1	Hex Inverters	2V to 5.5V	6	14TSSOP	
SN74AHCT1G04-Q1	Single-Inverter Gate	2V to 5.5V	1	5SC70	
SN74LV04A-Q1	Hex Inverters	2V to 5.5V	6	14TSSOP	
SN74LV14A-Q1	Hex Schmitt-Trigger Inverters	2V to 5.5V	6	14TSSOP	
SN74LVU04A-Q1	Hex Inverters	2V to 5.5V	6	14TSSOP	
SN74AC04-Q1	Hex Inverters	2V to 6V	6	14TSSOP	
SN74AC14-Q1	Hex Schmitt-Trigger Inverters	2V to 6V	6	14TSSOP	
SN74AC240-Q1	Octal Buffers/Drivers With 3-State Outputs	2V to 6V	8	20TSSOP	
CD74HC366-Q1	High-Speed CMOS Logic Hex Buffers/Line Drivers with Inverting 3-State Outputs	2V to 6V	6	16SOIC	
SN74HC04-Q1	Hex Inverters	2V to 6V	6	14TSSOP	
SN74HC14-Q1	Hex Schmitt-Trigger Inverters	2V to 6V	6	14SOIC, 14TSSOP	
CD74HCU04-Q1	High-Speed CMOS Logic Hex Inverters	4.5V to 5.5V	6	14TSSOP	
CD74ACT05-Q1	Hex Inverters with Open-Drain Outputs	4.5V to 5.5V	6	14SOIC	
SN74AHCT14Q-Q1	Hex Schmitt-Trigger Inverters	4.5V to 5.5V	6	14SOIC, 14TSSOP	
SN74AHCT240-Q1	Octal Buffers/Drivers With 3-State Outputs	4.5V to 5.5V	8	20TSSOP	
SN74HCT14-Q1	Hex Schmitt-Trigger Inverters	4.5V to 5.5V	6	14TSSOP	
Non-Inverting Buffers/Drivers View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits(#)	Package	Sample
SN74LV125-Q1	3.3-V ABT Quadruple-Bus Buffers With 3-State Outputs	2.7V to 3.6V	4	14SOIC, 14TSSOP	
SN74LVC07A-Q1	Hex Buffer/Driver With Open-Drain Outputs	1.65V to 5.5V	6	14TSSOP	
SN74LVC125A-Q1	Quadruple-Bus Buffer Gate With 3-State Outputs	1.65V to 3.6V	4	14SOIC	
SN74LVC126A-Q1	Quadruple-Bus Buffer Gate With 3-State Outputs	2V to 3.6V	4	14SOIC, 14TSSOP	

Buffers/Drivers/Tranceivers (Continued)

Non-Inverting Buffers/Drivers (Continued) View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC16244A-Q1	16-Bit Buffer/Driver With 3-State Outputs	1.65V to 3.6V	16	48TSSOP	
SN74LVC1G07-Q1	Single Buffer/Driver With Open-Drain Output	1.65V to 5.5V	1	5SOT-23	
SN74LVC1G125-Q1	Single-Bus Buffer Gate With 3-State Output	1.65V to 5.5V	1	5SC70, 5SOT-23	
SN74LVC1G126-Q1	Single-Bus Buffer Gate With 3-State Outputs	1.65V to 5.5V	1	5SOT-23	
SN74LVC1G17-Q1	Single Schmitt-Trigger Buffer	1.65V to 5.5V	1	5SC70, 5SOT-23	
SN74LVC244A-Q1	Octal Buffer/Driver With 3-State Outputs	1.65V to 3.6V	8	20SOIC, 20TSSOP	
SN74LVC2G125-Q1	Dual-Bus Buffer Gate with 3-State Outputs	1.65V to 5.5V	2	8SM8, 8US8	
SN74LVC2G17-Q1	Dual Schmitt-Trigger Buffer	1.65V to 5.5V	2	6SC70	
SN74LVC3G07-Q1	Triple Buffer/Driver With Open-Drain Output	1.65V to 5.5V	3	8US8	
SN74LVC541A-Q1	Octal Buffer/Driver With 3-State Outputs	2V to 3.6V	8	20SOIC, 20TSSOP	
SN74LV125A-Q1	Quadruple-Bus Buffer Gates With 3-State Outputs	2V to 5.5V	4	14VQFN	
SN74AHC125-Q1	Quadruple-Bus Buffer Gates With 3-State Outputs	2V to 5.5V	4	14SOIC, 14TSSOP	
SN74AHC244-Q1	Octal Buffers/Drivers With 3-State Outputs	2V to 5.5V	8	20SOIC, 20TSSOP	
SN74AHC541-Q1	Octal Buffers/Drivers With 3-State Outputs	2V to 5.5V	8	20TSSOP	
CD74HC125-Q1	High-Speed CMOS Logic Quad Buffers with 3-State Outputs	2V to 6V	4	14SOIC, 14TSSOP	
SN74HC125-Q1	Quadruple-Bus Buffer Gates With 3-State Outputs	2V to 6V	4	14TSSOP	
SN74HC244-Q1	Octal Buffers And Line Drivers With 3-State Outputs	2V to 6V	8	20SOIC, 20TSSOP	
SN74AHCT1G125-Q1	Single-Bus Buffer Gate With 3-State Output	3V to 5.5V	1	5SC70	
SN74AHCT1G126-Q1	Single-Bus Buffer Gate With 3-State Output	3V to 5.5V	1	5SC70	
SN74ABT125Q-Q1	Quadruple-Bus Buffer Gates With 3-State Outputs	4.5V to 5.5V	4	14SOIC	
SN74ABT541B-Q1	Octal Buffers/Drivers With 3-State Outputs	4.5V to 5.5V	8	20TSSOP	
SN74ACT244-Q1	Octal Buffers/Drivers With 3-State Outputs	4.5V to 5.5V	8	20TSSOP	
SN74AHCT125-Q1	Quadruple-Bus Buffer Gates With 3-State Outputs	4.5V to 5.5V	4	14SOIC, 14TSSOP	
SN74AHCT126-Q1	Quadruple-Bus Buffer Gates With 3-State Outputs	4.5V to 5.5V	4	14SOIC, 14TSSOP	
SN74AHCT244-Q1	Octal Buffers/Drivers With 3-State Outputs	4.5V to 5.5V	8	20SOIC, 20TSSOP	
SN74AHCT244-Q1	Octal Buffers And Line Drivers With 3-State Outputs	4.5V to 5.5V	8	20TSSOP	
CD4010B-Q1	CMOS Hex Non-Inverting Buffer/Converter	3V to 18V	6	16SOIC	

Standard Tranceivers View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC16244A-Q1	16-Bit Buffer/Driver With 3-State Outputs	1.65V to 3.6V	16	48TSSOP	
SN74LVC1G07-Q1	Single Buffer/Driver With Open-Drain Output	1.65V to 5.5V	1	5SOT-23	

Gates

AND Gates View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74AUP1G08-Q1	Low-Power, Single, 2-Input Positive-AND Gate	0.8V to 3.6V	1	5SC70	
SN74AC08-Q1	Quadruple, 2-Input, Positive-AND Gates	2V to 6V	4	14SOIC, 14TSSOP	
SN74AC11-Q1	Triple, 3-Input, Positive-AND Gates	2V to 6V	3	14SOIC, 14TSSOP	
SN74AHC08Q-Q1	Quadruple, 2-Input, Positive-AND Gate	2V to 5.5V	4	14SOIC, 14TSSOP	
SN74AHC1G08-Q1	Single, 2-Input, Positive-AND Gate	2V to 5.5V	1	5SC70, 5SOT-23	
CD74HC08-Q1	Quadruple, 2-Input, Positive-AND Gates	2V to 6V	4	14SOIC	
SN74HC08-Q1	Quadruple, 2-Input, Positive-AND Gates	2V to 6V	4	14SOIC, 14TSSOP	
SN74HC21-Q1	Dual, 4-Input, Positive-AND Gates	2V to 6V	2	14SOIC, 14TSSOP	
SN74ALVC08-Q1	Quadruple, 2-Input, Positive-AND Gate	1.65V to 3.6V	4	14SOIC, 14TSSOP	
SN74LV08A-Q1	Quadruple, 2-Input, Positive-AND Gates	2V to 5.5V	4	14TSSOP	
SN74LV11A-Q1	Triple, 3-Input, Positive-AND Gates	2V to 5.5V	3	14TSSOP	
SN74LVC08A-Q1	Quadruple, 2-Input, Positive-AND Gate	2V to 3.6V	4	14SOIC, 14TSSOP	
SN74LVC1G08-Q1	Single, 2-Input, Positive-AND Gate	1.65V to 5.5V	1	5SC70, 5SOT-23	
SN74LVC1G11-Q1	Single, 3-Input, Positive-AND Gate	1.65V to 5.5V	1	6SC70	
SN74LVC2G08-Q1	Dual, 2-Input, Positive-AND Gate	1.65V to 5.5V	2	8SM8	
SN74AHCT08Q-Q1	Quadruple, 2-Input, Positive-AND Gates	4.5V to 5.5V	4	14SOIC, 14TSSOP	

NAND Gates View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74AUP2G00-Q1	Low-Power, Dual, 2-Input Positive-NAND Gate	0.8V to 3.6V	2	8US8	
SN74ALVC00-Q1	Quadruple, 2-Input, Positive-NAND Gate	1.65V to 3.6V	4	14SOIC, 14TSSOP	
SN74LVC00A-Q1	Quadruple, 2-Input, Positive-NAND Gate	2V to 3.6V	4	14SOIC, 14TSSOP	
SN74AHC00-Q1	Quadruple, 2-Input, Positive-NAND Gates	2V to 5.5V	4	14SOIC, 14TSSOP	
SN74AHC1G00-Q1	Single, Two-Input, Positive-NAND Gate	2V to 5.5V	1	5SC70	
SN74HC00-Q1	Quad, 2-Input, Positive-NAND Gates	2V to 6V	4	14SOIC, 14TSSOP	
SN74HC10-Q1	Triple, 3-Input, Positive-NAND Gates	2V to 6V	3	14SOIC, 14TSSOP	
SN74HC132-Q1	Quadruple, Positive-NAND Gates With Schmitt-Trigger Inputs	2V to 6V	4	14SOIC, 14TSSOP	
SN74ACT00-Q1	Quadruple, 2-Input, Positive-NAND Gates	4.5V to 5.5V	4	14SOIC	
SN74ACT10-Q1	Triple, 3-Input, Positive-NAND Gates	4.5V to 5.5V	3	14TSSOP	
SN74AHCT00Q-Q1	Quadruple, 2-Input, Positive Gates	4.5V to 5.5V	4	14SOIC, 14TSSOP	
CD4093B-Q1	CMOS, Quad, 2-Input, NAND Schmitt Triggers	3V to 18V	4	14SOIC	

OR Gates View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC1G32-Q1	Single, 2-Input, Positive-OR Gate	1.65V to 5.5V	1	5SC70, 5SOT-23	
SN74LVC2G32-Q1	Dual, 2-Input, Positive-OR Gate	1.65V to 5.5V	2	8US8	
SN74LVC32A-Q1	Quadruple, 2-Input, Positive-OR Gate	2V to 3.6V	4	14SOIC, 14TSSOP	
SN74AHC1G32-Q1	Single, 2-Input, Positive-OR Gate	2V to 5.5V	1	5SOT-23, 5SC70	
SN74AHC32Q-Q1	Quadruple, 2-Input, Positive-OR Gates	2V to 5.5V	4	14SOIC, 14TSSOP	
SN74AHCT1G32-Q1	Single, 2-Input, Positive-OR Gate	2V to 5.5V	1	5SC70, 5SOT-23	
SN74LV32A-Q1	Quadruple, 2-Input, Positive-OR Gates	2V to 5.5V	4	14TSSOP	
CD74ACT32-Q1	Quadruple, 2-Input, Positive-OR Gate	4.5V to 5.5V	4	14SOIC	
SN74AHCT32-Q1	Quadruple, 2-Input, Positive-OR Gates	4.5V to 5.5V	4	14SOIC, 14TSSOP	

Gates (Continued)

NOR Gates View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC02A-Q1	Quadruple, 2-Input, Positive-NOR Gate	2V to 3.6V	4	14SOIC, 14TSSOP	
SN74HC02-Q1	Quadruple, 2-Input, Positive-NOR Gates	2V to 6V	4	14SOIC, 14TSSOP	
SN74AHC02-Q1	Quadruple, 2-Input, Positive-NOR Gates	2V to 5.5V	4	14TSSOP	

XOR Gates View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC86A-Q1	Quadruple, 2-Input, Exclusive-OR Gate	2V to 3.6V	4	14SOIC, 14TSSOP	
SN74LV86A-Q1	Quadruple, 2-Input, Exclusive-OR Gates	2V to 5.5V	4	14TSSOP	
SN74AHC1G86-Q1	Single, 2-Input, Exclusive-OR Gate	2V to 5.5V	1	5SOT-23	
SN74HC86-Q1	Quadruple, 2-Input, Exclusive-OR Gates	2V to 6V	4	14SOIC, 14TSSOP	
SN74AHC1G86-Q1	Single, 2-Input, Exclusive-OR Gate	4.5V to 5.5V	1	5SC70	

Combination Gates View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC1G3208-Q1	Single 3-Input Positive OR-AND Gate	1.65V to 5.5V	1	6SC70	

Configurable Gates View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC1G97-Q1	Configurable, Multiple-Function Gate	1.65V to 5.5V	1	6SC70, 6SOT-23	
SN74LVC1G98-Q1	Configurable, Multiple-Function Gate	1.65V to 5.5V	1	6SC70	
SN74LVC1G99-Q1	Ultra-Configurable, Multi-Function Gate With 3-State Outputs	1.65V to 5.5V	1	8US8	

Flip-Flop/Latch/Register

D-Type Flip-Flops View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC74A-Q1	Dual, Positive-Edge-Triggered D-Type Flip-Flops With Clear And Preset	2V to 3.6V	2	14SOIC, 14TSSOP	
SN74LVC1G374-Q1	Single, D-Type Flip-Flop with 3-State Output	1.65V to 5.5V	1	6SC70, 6SOT-23	
SN74LVC2G74-Q1	Single, Positive-Edge-Triggered D-Type Flip-Flop with Clear and Preset	1.65V to 5.5V	2	8US8	
SN74LVC374A-Q1	Octal, Edge-Triggered D-Type Flip-Flops With 3-State Outputs	1.65V to 3.6V	8	20SOIC, 20TSSOP	
SN74LVC574A-Q1	Octal, Edge-Triggered D-Type Flip-Flop With 3-State Outputs	1.65V to 3.6V	8	20SOIC, 20TSSOP	
SN74LV374A-Q1	Octal, Edge-Triggered D-Type Flip-Flops With 3-State Outputs	2V to 5.5V	8	20TSSOP	
SN74LV74A-Q1	Dual, Positive-Edge-Triggered D-Type Flip-Flop	2V to 5.5V	2	14SOIC, 14TSSOP	
SN74AHC74Q-Q1	Dual, Positive-Edge-Triggered D-Type Flip-Flops With Clear and Preset	2V to 5.5V	2	14SOIC, 14TSSOP	
SN74HC273-Q1	Octal, D-Type Flip-Flops With Clear	2V to 6V	8	20SOIC, 20TSSOP	
SN74HC74-Q1	Dual, D-Type Positive-Edge-Triggered Flip-Flops With Clear and Preset	2V to 6V	2	14SOIC, 14TSSOP	
CD74HCT574-Q1	High-Speed CMOS Logic Octal Positive-Edge-Triggered D-Type Flip-Flops with 3-Stat	4.5V to 5.5V	8	20SOIC, 20TSSOP	
CD74ACT74-Q1	Dual, Positive-Edge-Triggered D-Type Flip-Flops with Set and Reset	4.5V to 5.5V	2	14SOIC	
SN74AHC74Q-Q1	Dual, Positive-Edge-Triggered D-Type Flip-Flop With Clear and Preset	4.5V to 5.5V	2	14SOIC, 14TSSOP	

D-Type Latches View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC373A-Q1	Octal, Transparent, D-Type Latch With 3-State Outputs	1.65V to 3.6V	8	20SOIC, 20TSSOP	
SN74LVC573A-Q1	Octal, Transparent, D-Type Latches With 3-State Outputs	1.65V to 3.6V	8	20SOIC, 20TSSOP	
SN74LV373A-Q1	Octal, Transparent, D-Type Latches With 3-State Outputs	2V to 5.5V	8	20TSSOP	
SN74HC573A-Q1	Octal, Transparent, D-Type Latches With 3-State Outputs	2V to 6V	8	20SOIC, 20TSSOP	

Shift Registers View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LV595A-Q1	8-Bit Shift Registers With 3-State Output Registers	2V to 5.5V	8	16TSSOP	
SN74LV8153-Q1	Serial-To-Parallel Interface	3V to 5.5V	8	20TSSOP	
SN74AHC595-Q1	8-Bit Shift Registers With 3-State Output Registers	2V to 5.5V	8	16TSSOP	
SN74HC165-Q1	8-Bit, Parallel-Load Shift Registers	2V to 6V	8	16SOIC	
SN74HC166A-Q1	8-Bit, Parallel-Load Shift Registers	2V to 6V	8	16SOIC, 16TSSOP	
CD4021B-Q1	CMOS, 8-Stage Static Shift Register	3V to 18V	3	16SOIC	

Switches/Multiplexers/Demultiplexers

Analog Switches/MUX/DEMUX View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
TS3A27518E-Q1	6-Bit, 1-of-2 Mux/Demux with 240 MHz Bandwidth	1.65V to 3.6V	6 X SPDT	24TSSOP, 24WQFN	
TS5A23157-Q1	Dual, 15-Ω, SPDT Analog Switch	1.65V to 5.5V	2 X SPDT	10VSSOP	
TS5A3159-Q1	1-Ω SPDT Analog Switch	1.65V to 5.5V	1 X SPDT	6SOT-23	
TS5A3166-Q1	1-Ω SPST Analog Switch 5-V/3.3-V Single-Channel Analog Switch	1.65V to 5.5V	1 X SPST	5SC70	
TS5A3357-Q1	Single, 5-Ω, SP3T Analog Switch 5-V/3.3-V 3:1 Analog Multiplexer/Demultiplexer	1.65V to 5.5V	1 X SP3T	8US8	
SN74LVC1G66-Q1	Single-Analog Switch	1.65V to 5.5V	1X SPST	5SC70, 5SOT-23	
SN74LVC2G66-Q1	Dual-Analog Switch	1.65V to 5.5V	2 X SPST	8US8	
SN74LVC1G3157-Q1	Single-Pole, Double-Throw Analog Switch	1.65V to 5.5V	1 X SPDT	6SC70, 6SOT-23	
SN74LVC157A-Q1	Quadruple, 2-Line To 1-Line Data Selector / Multiplexer	2V to 3.6V	4 X SPST	16SOIC, 16TSSOP	
SN74LVC257A-Q1	Quadruple, 2-Line To 1-Line Data Selector/Multiplexer With 3-State Outputs	2V to 3.6V	4 X SPST	16SOIC, 16TSSOP	
SN74LV4051A-Q1	8-Channel, Analog Multiplexer/Demultiplexer	2V to 5.5V	1 X 1:8 MUX	16SOIC, 16TSSOP	
SN74LV4052A-Q1	Dual, 4-Channel, Analog Multiplexer/Demultiplexer	2V to 5.5V	2 X 1:4 MUX	16SOIC, 16TSSOP	
SN74LV4053A-Q1	Triple, 2-Channel, Analog Multiplexer/Demultiplexer	2V to 5.5V	3 X SPDT	16SOIC, 16TSSOP	
CD74HC4051-Q1	High-Speed, CMOS, Logic Analog Multiplexers/Demultiplexers	2V to 6V	1 X 1:8 MUX	16SOIC, 16TSSOP	
SN74HC4851-Q1	8-Channel Analog Multiplexer/Demultiplexer with Injection-Current Effect Control	2V to 6V	1 X 1:8 MUX	16SOIC, 16TSSOP	
SN74HC4852-Q1	Dual, 4-to-1 Channel Analog Multiplexer/Demultiplexer	2V to 6V	2 X 1:4 MUX	16SOIC, 16TSSOP	
SN74HC151-Q1	8-Line to 1-Line Data Selector/Multiplexer	2V to 6V	1 X 1:8 MUX	16SOIC	
SN74HC253-Q1	Dual, 4-Line, To 1-Line Data Selectors/Multiplexers With 3-State Outputs	2V to 6V	2 X 1:4 MUX	16SOIC	
CD74HCT4051-Q1	High-Speed, CMOS, 8-Channel Analog Multiplexer/Demultiplexer with TTL inputs	4.5V to 5.5V	1 X 1:8 MUX	16SOIC	
CD74HCT4067-Q1	High-Speed, CMOS, 16-Channel Analog Multiplexer/Demultiplexer with TTL Inputs	4.5V to 5.5V	1 X 1:16 MUX	24SOIC	
CD4051B-Q1	CMOS, Single, 8-Channel Analog Multiplexer/Demultiplexer with Logic-Level Converters.	5V to 20V	1 X 1:8 MUX	16TSSOP	
CD4053B-Q1	CMOS, Triple, 2-Channel Analog Multi/Demultiplexer with Logic-Level Conversion	5V to 20V	3 X SPDT	16SOIC	
CD4066B-Q1	CMOS, Quad Bilateral Switch	3V to 18V	4 X SPST	14SOIC	

Switches/Multiplexers/Demultiplexers (Continued)

Digital Switches View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74CBTLV1G125-Q1	Low-Voltage, Single FET Bus Switch	2.3V to 3.6V	1	5SOT-23	
SN74CBTLV3861-Q1	Low-Voltage, 10-Bit FET Bus Switch	2.3V to 3.6V	10	24TSSOP	
SN74CB3T1G125-Q1	Single, FET, 2.5-V/3.3-V Low-Voltage Bus Switch with 5-V Tolerant Level Shifter	2.3V to 3.6V	1	5SC70	
SN74CB3T16210-Q1	20-Bit, FET, Bus Switch 2.5-V/3.3-V Low-Voltage Bus Switch with 5-V-Tolerant Level	2.3V to 3.6V	20	48TSSOP	
CD74HCT4066-Q1	High-Speed CMOS Logic Quad Bilateral Switches	4.5V to 5.5V	4	14SOIC, 14TSSOP	
SN74CBT16245-Q1	16-Bit, FET Bus Switch	4V to 5.5V	16	48TSSOP	

I²C Logic

I ² C Logic View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
PCA9306-Q1	Dual, Bidirectional, I ² C Bus and SMBus Voltage-Level Translator	1.2V to 5.5V	2	8US8	
TCA9539-Q1	Low-Voltage, 16-Bit, I ² C and SMBus Low-Power I/O Expander	1.65V to 5.5V	16	24TSSOP	

Specialty Logic

Monostable Multivibrators View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LV123A-Q1	Dual, Retriggerable, Monostable Multivibrators	2V to 5.5V	2	16TSSOP	
SN74LV221A-Q1	Dual, Monostable Multivibrators	2V to 5.5V	2	16TSSOP	
CD74HC4538-Q1	High-Speed, CMOS, Logic, Dual, Retriggerable Precision Monostable Multivibrators	2V to 6V	2	16SOIC, 16TSSOP	

Counters/Arithmetic/Parity Functions View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LV393A-Q1	Dual, 4-Bit Binary Counters	2V to 5.5V	4	14TSSOP	
CD74HC40103-Q1	High-Speed, CMOS, Logic 8-Stage Synchronous Down Counters	2V to 6V	8	16SOIC	
CD74HC4017-Q1	Decade Counter/Divider With 10 Decoded Outputs	2V to 6V	10	16SOIC, 16TSSOP	
SN74HC163-Q1	4-Bit, Synchronous Binary Counters	2V to 6V	4	16TSSOP	
SN74HC193-Q1	4-Bit, Synchronous Up/Down Counters (Dual Clock With Clear)	2V to 6V	4	16TSSOP	
SN74HC4060-Q1	14-Stage, Asynchronous, Binary Counters And Oscillators	2V to 6V	14	16SOIC	

Decoders/Encoders/Multiplexers View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74LVC139A-Q1	Dual, 2-Line To 4-Line Decoder/Demultiplexer	1.65V to 3.6V	4	16TSSOP	
SN74LVC138A-Q1	3-Line To 8-Line decoder/Demultiplexer	2V to 3.6V	8	16SOIC, 16TSSOP	
CD74HC138-Q1	High-Speed, CMOS Logic 3-to-8 Line Decoder Demultiplexer Inverting and Non-Invert	2V to 6V	8	16SOIC	
SN74HC138-Q1	3-Line To 8-Line Decoders/Demultiplexers	2V to 6V	8	16SOIC, 16TSSOP	
SN74HC139-Q1	Dual, 2-Line To 4-Line Decoders/Demultiplexers	2V to 6V	4	16SOIC, 16TSSOP	
SN74AHCT138Q-Q1	3-Line to 8-Line Decoders/Demultiplexers	4.5V to 5.5V	8	16SOIC, 16TSSOP	

Voltage Level Translation

Dual Supply Translators View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
SN74AVC2T45-Q1	Dual-Bit, Dual-Supply Bus Transceiver with Config Voltage Translation and 3-State	1.2V to 3.6V	2	8US8	
SN74AVC4T245-Q1	4-Bit, Dual-Supply Bus Transceiver with Configurable Voltage Translation and 3-Sta	1.2V to 3.6V	4	16VQFN	
SN74AVC8T245-Q1	8-Bit, Dual-Supply Bus Transceiver w/ Configurable Voltage Transl., 3-State Output	1.2V to 3.6V	8	24TSSOP, 24VQFN	
SN74AVC16T245-Q1	16-Bit, Dual-Supply Bus Transceiver With Configurable Voltage Translation	1.2V to 3.6V	16	48TSSOP	
SN74AVCB164245-Q1	16-Bit, Dual-Supply Bus Transceiver w/ Config Voltage Translation, 3-State output	1.4V to 3.6V	16	48TSSOP	
TXB0104-Q1	6-Bit, Bidirectional Voltage-Level Translator with Auto Direction Sensing	1.2V to 5.5V	4	14TSSOP, 14VQFN	
TXB0106-Q1	6-Bit, Bidirectional Voltage-Level Translator with Auto Direction Sensing	1.2V to 5.5V	6	16TSSOP	
TXS0104E-Q1	4-Bit, Bidirectional Voltage-Level Translator for Open-Drain Applications	1.65V to 5.5V	4	14TSSOP	
SN74LVC1T45-Q1	Single-Bit, Dual-Supply Bus Transceiver with Configurable Voltage Translation and	1.65V to 5.5V	1	6SC70	
SN74LVC2T45-Q1	Dual-Bit, Dual Supply Transceiver with Configurable Voltage Translation	1.65V to 5.5V	2	8US8	
SN74LVC8T245-Q1	8-Bit, DI-Sply Bus Trans. with Voltage Translation and Three-State Outputs	1.65V to 5.5V	8	24TSSOP	
CD40109B-Q1	CMOS, Quad, Low-to-High Voltage Level Shifter (20V Rating)	3V to 18V	4	16SO	

Application Specifics View the complete portfolio parametric table					
Device	Description	V _{CC}	Bits (#)	Package	Sample
TWL1200-Q1	SDIO, UART, and Audio Voltage-Translation Transceiver	1.1V to 3.6V	19	48TQFP	

*プラットフォームバー、E2Eは、テキサス・インスツルメンツの商標です。
*すべての商標および登録商標はそれぞれの所有者に帰属します。

ご注意：
本資料に記載された製品・サービスにつきましては予告なしにご提供の中止または仕様の変更をする場合がありますので、本資料に記載された情報が最新のものであるをご確認の上ご注文下さいませよう
お願い致します。
TIは製品の使用用途に関する援助、お客様の製品もしくはその設計、ソフトウェアの性能、または特許侵害に対して責任を負うものではありません。また、他社の製品・サービスに関する情報を記載していても、TIがその他社製品を承認あるいは保証することにはなりません。

ご注意

Texas Instruments Incorporated 及びその関連会社 (以下総称して TI といいます) は、最新の JESD46 に従いその半導体製品及びサービスを修正し、改善、改良、その他の変更をし、又は最新の JESD48 に従い製品の製造中止またはサービスの提供を中止する権利を留保します。お客様は、発注される前に、関連する最新の情報を取得して頂き、その情報が現在有効かつ完全なものであるかどうかをご確認下さい。全ての半導体製品は、ご注文の受諾の際に提示される TI の標準販売契約約款に従って販売されます。

TI は、その製品が、半導体製品に関する TI の標準販売契約約款に記載された保証条件に従い、販売時の仕様に対応した性能を有していることを保証します。検査及びその他の品質管理技法は、TI が当該保証を支援するのに必要とみなす範囲で行なわれております。各デバイスの全てのパラメーターに関する固有の検査は、適用される法令によってそれ等の実行が義務づけられている場合を除き、必ずしも行なわれておりません。

TI は、製品のアプリケーションに関する支援又はお客様の製品の設計について責任を負うことはありません。TI 製部品を使用しているお客様の製品及びそのアプリケーションについての責任はお客様にあります。TI 製部品を使用したお客様の製品及びアプリケーションに関連する危険を最小のものとするため、適切な設計上及び操作上の安全対策は、お客様にてお取り下さい。

TI は、TI の製品又はサービスが使用されている組み合わせ、機械装置、又は方法に関連している TI の特許権、著作権、回路配置利用権、その他の TI の知的財産権に基づいて何らかのライセンスを許諾するということは明示的にも黙示的にも保証も表明もしておりません。TI が第三者の製品もしくはサービスについて情報を提供することは、TI が当該製品又はサービスを使用することについてライセンスを与えるとか、保証又は是認するということを意味しません。そのような情報を使用するには第三者の特許その他の知的財産権に基づき当該第三者からライセンスを得なければならない、又は TI の特許その他の知的財産権に基づき TI からライセンスを得て頂かなければならない場合もあります。

TI のデータ・ブック又はデータ・シートの中にある情報の重要な部分の複製は、その情報に一切の変更を加えること無く、且つその情報と関連する全ての保証、条件、制限及び通知と共になされる限りにおいてのみ許されるものとします。TI は、変更が加えられて文書化されたものについては一切責任を負いません。第三者の情報については、追加的な制約に服する可能性があります。

TI の製品又はサービスについて TI が提示したパラメーターと異なる、又は、それを超えてなされた説明で当該 TI 製品又はサービスを再販売することは、関連する TI 製品又はサービスに対する全ての明示的保証、及び何らかの黙示的保証を無効にし、且つ不公正で誤認を生じさせる行為です。TI は、そのような説明については何の義務も責任も負いません。

TI からのアプリケーションに関する情報提供又は支援の一切に拘わらず、お客様は、ご自身の製品及びご自身のアプリケーションにおける TI 製品の使用に関する法的責任、規制、及び安全に関する要求事項の全てにつき、これをご自身で遵守する責任があることを認め、且つそのことに同意します。お客様は、想定される不具合がもたらす危険な結果に対する安全対策を立案し実行し、不具合及びその帰結を監視し、害を及ぼす可能性のある不具合の可能性を低減し、及び、適切な治癒措置を講じるために必要な専門的知識の一切を自ら有することを表明し、保証します。お客様は、TI 製品を安全でないことが致命的となるアプリケーションに使用したことから生じる損害の一切につき、TI 及びその代表者にその全額の補償をするものとします。

TI 製品につき、安全に関連するアプリケーションを促進するために特に宣伝される場合があります。そのような製品については、TI が目的とするところは、適用される機能上の安全標準及び要求事項を満たしたお客様の最終製品につき、お客様が設計及び製造ができるようお手伝いすることにあります。それにも拘わらず、当該 TI 製品については、前のパラグラフ記載の条件の適用を受けるものとします。

FDA クラス III (又は同様に安全でないことが致命的となるような医療機器) への TI 製品の使用は、TI とお客様双方の権限ある役員の間で、そのような使用を行う際について規定した特殊な契約書を締結した場合を除き、一切認められていません。

TI が軍需対応グレード品又は「強化プラスチック」製品として特に指定した製品のみが軍事用又は宇宙航空用アプリケーション、若しくは、軍事的環境又は航空宇宙環境にて使用されるように設計され、かつ使用されることを意図しています。お客様は、TI がそのように指定していない製品を軍事用又は航空宇宙用に使う場合は全てご自身の危険負担において行うこと、及び、そのような使用に関して必要とされるすべての法的要求事項及び規制上の要求事項につきご自身のみの責任により満足させることを認め、且つ同意します。

TI には、主に自動車用に使われることを目的として、ISO/TS 16949 の要求事項を満たしているとして特別に指定した製品があります。当該指定を受けていない製品については、自動車用に使われるようには設計されてもいませんし、使用されることを意図しておりません。従いまして、前記指定品以外の TI 製品が当該要求事項を満たしていなかったことについては、TI はいかなる責任も負いません。

Copyright © 2015, Texas Instruments Incorporated
日本語版 日本テキサス・インスツルメンツ株式会社

弊社半導体製品の取り扱い・保管について

半導体製品は、取り扱い、保管・輸送環境、基板実装条件によっては、お客様での実装前後に破壊/劣化、または故障を起こすことがあります。

弊社半導体製品のお取り扱い、ご使用にあたっては下記の点を遵守して下さい。

1. 静電気

- 素手で半導体製品単体を触らないこと。どうしても触る必要がある場合は、リストストラップ等で人体からアースをとり、導電性手袋等をして取り扱うこと。
- 弊社出荷梱包単位 (外装から取り出された内装及び個装) 又は製品単品で取り扱いを行う場合は、接地された導電性のテーブル上で (導電性マットにアースをとったもの等)、アースをした作業者が行うこと。また、コンテナ等も、導電性のものを使うこと。
- マウンタやはんだ付け設備等、半導体の実装に関わる全ての装置類は、静電気の帯電を防止する措置を施すこと。
- 前記のリストストラップ・導電性手袋・テーブル表面及び実装装置類の接地等の静電気帯電防止措置は、常に管理されその機能が確認されていること。

2. 温・湿度環境

- 温度：0~40℃、相対湿度：40~85%で保管・輸送及び取り扱いを行うこと。(但し、結露しないこと。)

- 直射日光が当たる状態で保管・輸送しないこと。

3. 防湿梱包

- 防湿梱包品は、開封後は個別推奨保管環境及び期間に従い基板実装すること。

4. 機械的衝撃

- 梱包品 (外装、内装、個装) 及び製品単品を落下させたり、衝撃を与えないこと。

5. 熱衝撃

- はんだ付け時は、最低限 260℃ 以上の高温状態に、10 秒以上さらさないこと。(個別推奨条件がある時はそれに従うこと。)

6. 汚染

- はんだ付け性を損なう、又はアルミ配線腐食の原因となるような汚染物質 (硫黄、塩素等ハロゲン) のある環境で保管・輸送しないこと。
- はんだ付け後は十分にフラックスの洗浄を行うこと。(不純物含有率が一定以下に保証された無洗浄タイプのフラックスは除く。)

以上